



UNIVERSITÀ
degli STUDI
di CATANIA



Ministero dell'Istruzione, dell'Università e
della Ricerca

IL RETTORE

- Visto il bando di concorso, emanato con D.R. n. 1215 e registrato in data 13.04.2022, per il conferimento di n. 1 borsa di studio della durata di 3 mesi, dell'importo di euro 2.500,00 (euro duemilacinquecento/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea specialistica o magistrale in Ingegneria Informatica (classe 35/S o LM-32), interessati a partecipare all'attività di ricerca *Tecniche di Design Space Exploration per Acceleratori Hardware Deep Neural Networks*, da svolgersi presso il dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- vista la nota prot. n. 200793 del 20.05.2022 con la quale il Direttore del dipartimento di Ingegneria Elettrica, Elettronica e Informatica ha nominato la Commissione esaminatrice del concorso per l'assegnazione della predetta borsa di studio. La suddetta nomina verrà portata a ratifica al prossimo Consiglio di dipartimento;
- vista la nota, prot. n. 220065 del 01.06.2022, con la quale il Presidente della Commissione ha trasmesso il verbale di concorso con la relativa graduatoria di merito;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19 settembre 2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto;
- visti i DD.RR. n. 2965 dell'8.10.2019 e n. 3411 del 05.11.2019 con i quali il prof. Alberto Fichera è stato nominato delegato alla didattica con poteri di firma relativamente ad alcune tipologie di atti;
- tutto ciò premesso;

DECRETA

Art. 1 – È emanata la seguente graduatoria di merito degli idonei del concorso, per titoli, per il conferimento di n. 1 borsa di studio della durata di 3 mesi, dell'importo di euro 2.500,00 (euro duemilacinquecento/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea specialistica o magistrale in Ingegneria Informatica (classe 35/S o LM-32), interessati a partecipare all'attività di ricerca *Tecniche di Design Space Exploration per Acceleratori Hardware Deep Neural Networks*, da svolgersi presso il dipartimento di Ingegneria Elettrica, Elettronica e Informatica.

1. ID risposta n. 3 p. 90/100

Art. 2 – È dichiarato vincitore del concorso il candidato con ID risposta n. 3 collocatosi utilmente nella graduatoria di merito degli idonei, con diritto alla borsa di studio di cui all'art.1, a condizione che il suo reddito personale complessivo annuo lordo, riferito all'anno di effettivo godimento della borsa, non sia superiore a euro 7.746,85.


Art. 3 - L'importo della borsa è pari ad euro 2.500,00 (euro duemilacinquecento/00).

L'importo della borsa verrà erogato in un'unica rata posticipata. Il pagamento relativo alla borsa sarà effettuato previa attestazione del Responsabile scientifico della ricerca.

Al pagamento provvederanno i competenti Uffici dell'Amministrazione centrale.

Catania, 15/06/2022

per il Rettore
il delegato alla didattica
prof. Alberto Fichera

 UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale
Prot. 234035 Tit. VII Cl. 1.
Rep. Decreti 1993