



CONCORSO, PER TITOLI E COLLOQUIO, PER IL CONFERIMENTO DI TRE BORSE DI STUDIO PER RICERCA, CIASCUNA DELLA DURATA DI 3 MESI E DELL'IMPORTO DI EURO 3.000,00 (EURO TREMILA/00), PER STUDENTI DELL'UNIVERSITÀ DEGLI STUDI DI CATANIA ISCRITTI AL CORSO DI LAUREA MAGISTRALE IN INGEGNERIA INFORMATICA (LM-32), INTERESSATI A PARTECIPARE ALL'ATTIVITÀ DI RICERCA SULLA TEMATICA *STUDIO, IMPLEMENTAZIONE E VALUTAZIONE DI SOLUZIONI PER L'INTEGRAZIONE DI DRIVER E STACK PROTOCOLLARI SU PIATTAFORME EMBEDDED CON SISTEMI OPERATIVI REAL-TIME PER APPLICAZIONI FERROVIARIE*, RELATIVA AL PROGETTO DI RICERCA *SPECIFICAZIONE PROGETTAZIONE E REALIZZAZIONE DI COMPONENTI HW E SW PER SISTEMI EMBEDDED*, CON RIFERIMENTO A SPECIFICA TECNICA RFI "FORNITURA DI UNO STACK PROTOCOLLARE TCP/IP PER ARCHITETTURE ARM E REALIZZAZIONE DI DRIVER E DI UN'AMBIENTE DI TEST PER ARCHITETTURE INTEL X86/64" E ALL'ORDINE AL SUPERO PROT. RFI-SVS.RS\A0011\P\2023\0000398 DEL 15/05/2023, ACCETTATO DALL'ATENEO IN DATA 03.07.2023 VISTA LA POSITIVA DELIBERA DEL CONSIGLIO DI DIPARTIMENTO DI INGEGNERIA ELETTRICA, ELETTRONICA E INFORMATICA DEL 12 GIUGNO 2023, NELL'AMBITO DELL'ACCORDO QUADRO DEI "SISTEMI EMBEDDED PER APPLICAZIONI FERROVIARIE", TRAMITE RUBRICA DAC N. 201/2021- CIG: 8274991299", DA SVOLGERSI PRESSO IL DIPARTIMENTO DI INGEGNERIA ELETTRICA, ELETTRONICA E INFORMATICA.

Si rende noto l'elenco dei partecipanti al concorso in epigrafe che, come previsto nel relativo bando, per ragioni di riservatezza, riporta soltanto il numero identificativo (ID risposta) dei candidati indicati nella domanda di iscrizione online.

L'Ufficio Borse di studio si riserva di sottoporre tutte le domande di partecipazione ad una verifica amministrativa.

- 1) ID risposta n. 4
- 2) ID risposta n. 11

Il Dirigente ADI
Dott. G. Caruso

TNP/GC